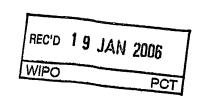
# 特許協力条約

PCT

## 特許性に関する国際予備報告(特許協力条約第二章)

(法第12条、法施行規則第56条) [PCT36条及びPCT規則70]



出願人又は代理人 の書類記号 P00036509-P0	今後の手続きについて	ては、様式PCT/IPEA/416を参照すること。						
国際出願番号 PCT/JP2004/016360	国際出願日(日. 月. 年) 28.	10. 2004	優先日 (日.月.年) 30.	10. 2	003			
国際特許分類 (IPC) Int.Cl. H05B6/12(	(2006. 01)							
出願人 (氏名又は名称) 松下電器産業株式会社								
1. この報告書は、PCT35条に基づき、 法施行規則第57条(PCT36条)の	規定に従い送付する。							
<ol> <li>2. この国際予備審査報告は、この表紙を含めて全部で 3 ページからなる。</li> <li>3. この報告には次の附属物件も添付されている。</li> <li>a. ▼ 附属書類は全部で 9 ページである。</li> </ol>								
☑ 補正されて、この報告の基礎とされた及び/又はこの国際予備審査機関が認めた訂正を含む明細書、請求の範囲及び/又は図面の用紙(PCT規則 70.16 及び実施細則第 607 号参照)								
「 第 I 欄 4 . 及び補充欄に示したように、出願時における国際出願の開示の範囲を超えた補正を含むものとこの 国際予備審査機関が認定した差替え用紙								
b. 「電子媒体は全部で (電子媒体の種類、数を示す)。 配列表に関する補充欄に示すように、電子形式による配列表又は配列表に関連するテーブルを含む。 (実施細則第802 号参照)								
4. この国際予備審査報告は、次の内容を	<u></u> と含む。			_				
<ul> <li>         ▼ I 梱 国際予備審査報告の基礎         第Ⅱ 棚 優先権         第Ⅲ 棚 新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不作成         第Ⅳ 棚 発明の単一性の欠如         第Ⅴ 棚 PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるための文献及び説明         事 YI 梱 ある種の引用文献         第 YI 梱 国際出願の不備         第 YI 梱 国際出願に対する意見     </li> </ul>								
国際予備審査の請求告を受理した日		国際予備審査報告を						
29.07.2005		11. (	01. 2006					

東京都千代田区設が関三丁目4番3号

第1	[ 概]	報告の基礎							
1. 言語に関し、この予備審査報告は以下のものを基礎とした。									
		言語に関し、この予偏者登報音は以下のものを基礎とした。 ▼ 出願時の言語による国際出願							
		出願時の言語による国際出願 出願時の言語から次の目的のための言語である 語に翻訳された、この国際出願の翻訳文							
		国際調査 (PCT規則12.3(a)及び23.1(b))							
		[ 国際公開 (PCT規則12.4(a))							
	ł	「 国際予備審査 (PCT規則55.2(a)又は55.3(a))							
2.	この た差	の報告は下記の出願書類を基礎とした。(法第6条(PCT14条)の規定に基づく命令に応答するために提出され 差替え用紙は、この報告において「出願時」とし、この報告に添付していない。)							
	T.	出願時の国際出願書類							
	V	明細審							
		第 1, 4-6, 8, 9 ページ、出願時に提出されたもの							
		第 2, 2/1, 3, 3/1, 7       ページ*、29. 07. 2005       付けで国際予備審査機関が受理したもの         第       ページ*、							
		第 付けで国際予備審査機関が受理したもの							
	Ķ	請求の範囲							
		第 3, 4 項、出願時に提出されたもの で、 P.C.T. 0.5 の担党に基づき捨正されたすの							
		第項*、PCT19条の規定に基づき補正されたもの第1,2,5,6項*、29,07.2005付けで国際予備審査機関が受理したもの							
		第							
l	V	図面							
I	-	第 1-7 <u>ページ</u> 図 、 出願時に提出されたもの							
!		第       ページ/図、出願時に提出されたもの         第       ページ/図*、 付けで国際予備審査機関が受理したもの         第       ページ/図*、 付けで国際予備審査機関が受理したもの							
	1.1	配列表又は関連するテーブル 、							
		$\cdot$							
3.	Γ.	補正により、下記の書類が削除された。							
		□ 明細書 第							
		請求の範囲 第   項							
		図面 第 ページ/図							
		配列表(具体的に記載すること)							
4.		この報告は、補充欄に示したように、この報告に添付されかつ以下に示した補正が出願時における開示の範囲を超							
-x .	R.m. <sup>(</sup>	えてされたものと認められるので、その補正がされなかったものとして作成した。 (PCT規則 70.2(c))							
		□ 明細書 第 ページ							
		<b> </b>							
		第       ページ/図         配列表(具体的に記載すること)							
		記列表 (具体的に記載すること)							
* .	4. l:	に該当する場合、その用紙に "superseded" と記入されることがある。							
	. • 1'								

第V棚 新規性、進歩性又は産業上の利用可能性についての法第 12 条 (PCT35 条(2)) に定める見解、 それを裏付ける文献及び説明

1	見解

新規性(N)	請求の範囲 <u>1-6</u> 請求の範囲	
進歩性(IS)	請求の範囲 <u>5</u> 請求の範囲 <u>1-4,6</u>	
産業上の利用可能性(IA)	請求の範囲 1-6	有

#### 2. 文献及び説明 (PCT規則 70.7)

文献1: JP 2003-151748 A (松下電器産業株式会社)

2003.05.23

文献2:JP 2002-170657 A (第一高周波工業株式会社)

2002.06.14

文献3:JP 11-260542 A (株式会社東芝) 1999.09.24

請求の範囲1-3,6に係る発明は国際調査報告で引用された文献1と文献2に記載されたものからみて、進歩性を備えるものではない。文献1には、本願発明と同様の回路構成をもち非磁性かつ低抵抗率の金属からなる負荷を加熱する誘導加熱調理器において、スイッチング周波数を共振周波数の実質的に1/n倍とし、駆動河上のが記載されている。また、文献2には、誘導加熱装置のインバータ制御においれる。また、文献2には、誘導加熱装置のインバータ制御においれる。また、文献2には、誘導加熱装置のインバータ制御においた。とは、当業者にとってもり、また文が記載されて、すべてのスイッチング素子の温度が集中しないようにする技術が記載されて下る。誘導加熱装置において、すべてのスイッチング素子の温度が集中しないようにする技術が記載されてある。また文献2に記載されたローテーションによるスイッチング素子の負担均等化の技術によりスイッチング素子の温度も均等化されるであろうことは、当業者にとって容易である。6に係る発明のようにすることは、当業者にとって容易である。

請求の範囲4に係る発明は文献1,2と、国際調査報告で引用された文献3に記載されたものからみて、進歩性を備えるものではない。文献3には、インバータに入力される電圧を制御することで加熱出力を制御する誘導加熱調理器が記載されている。文献1-3に記載された発明を参照して請求の範囲4に係る発明のようにすることは、当業者にとって容易である。

請求の範囲5に係る発明は、国際調査報告に引用されたいずれの文献にも記載されておらず、当業者にとって自明なものでもない。

ド26のカソードが素子25のコレクタに接続されている。また、第2のダイオード(以下、ダイオードと呼ぶ)28(第2の逆導通素子)は素子27に逆並列に接続される。つまり、ダイオード28のカソードが素子27のコレクタに接続されている。制御手段33は、所定の出力になるように素子25、27のゲートに信号を出力する。

以上のように構成された誘導加熱調理器において、共振電流の周波数は、素子25、27の駆動周波数に比べ、2倍以上に設定されている。そして、チョークコイル24により、平滑コンデンサ32の電圧は昇圧されるので、アルミニウムなどの非磁性かつ低抵抗率の負荷が高出力で誘導加熱される。

しかしながら、従来の構成では、共振周波数がスイッチング素子の駆動周波数の略2N倍(但し、Nは正の整数)とした場合、加熱出力を最大にするための素子25と素子27の駆動時間の比であるスイッチング素子駆動デューティは0.5にならない。すると、各スイッチング素子25、27のオン損失が、それぞれのオン時間に応じて異なるため、損失のアンバランスが生じる。このことにより、特に加熱出力が大きい場合に、スイッチング素子の冷却が困難である。

20

10

15

#### 発明の開示

本発明の誘導加熱調理器は、共振回路を含むインバータと加熱出力制御部とを有する。共振回路は、負荷と磁気結合する加熱コイルと共振コンデンサとを有する。インバータは、第1のスイッチング素子の直列回路を有し、共振回路に電力を供給する。加熱出力制御部は、第1、第2のスイッチング素子の駆動周波数を、共振回路の負荷加熱時の共振周波数に対し実質的に1/n倍(nは2以上の整数)とする。そして、第1のスイッチング素子の駆動時間と第2のスイッチング素子の駆動時間の比率である駆動デューティが、第1の駆動デューティと前記第1の駆動デュ

2/1

ーティと異なる第2の駆動デューティとに繰り返し切り替えて制御され、第2の駆動デューティは、第1の駆動デューティに対して、 第1のスイッチング素子の駆動時間と第2の スイッチング素子の駆動時間の大小が逆であり、かつ、駆動デューティの切り替え前後で、実質的に同一の加熱コイル電流と加熱出力とが得られる駆動デューティである。この構成により、各スイッチング素子の損失が均等化され、各スイッチング素子の冷却が容易になり、同一冷却条件であれば大きな加熱出力が得られる。

#### 図面の簡単な説明

図1は、本発明の実施の形態1における誘導加熱調理器の回路図である。

10 図 2 は、図 1 に示す誘導加熱調理器の加熱出力の特性図である。 図 3 は、図 1 に示す誘導加熱調理器の駆動デューティを説明する 特性図である。

図4は、図1に示す誘導加熱調理器の他の例を示す回路図である。 図5は、本発明の実施の形態2における誘導加熱調理器の加熱出 15 力の特性図である。

図6は、本発明の実施の形態3における誘導加熱調理器の回路図である。

図7は、従来の誘導加熱調理器の回路図である。

# 20 発明を実施するための最良の形態

(実施の形態1)

25

30

図1は、本発明の実施の形態1における誘導加熱調理器を示す回路図である。図2は、図1に示す誘導加熱調理器の加熱出力の特性図である。図3は、図1に示す誘導加熱調理器の駆動デューティを説明する特性図である。

図1において、電源12は200V商用電源であり、電源12の出力はインバータ7により高周波電圧に変換され、加熱コイル1に高周波磁界を発生させる。負荷2は、負荷2と磁気結合する加熱コイル1に対向して設置される。負荷2は鍋などであって、負荷2の材質は、被加熱部の少なくともその一部にアルミニウムや銅等の非

3/1

磁性かつ低抵抗率の金属からなる部位があってもよい。共振コンデ

k-1) /2 n (nは、2以上の整数、kは、1からnまでの任意の整数)と1-((2k-1)/2 n) (nは、2以上の整数、kは、1からnまでの任意の整数)とに切り替えて動作させていることである。

5 図5に示すように、第1の駆動デューティは、0.17(=(2×1-1)/(2×3)、n=3、k=1)に設定されている。そして、第2の駆動デューティは0.83(=1-((2×1-1)/(2×3))、n=3、k=1)に設定されている。すなわち、第1、第2の駆動デューティの和は1となる。また、冷却装置による素子5と素子6の冷却条件は異なる。素子5と素子6の各々の冷却条件に合わせて、第1の駆動デューティの0.17と第2の駆動デューティの0.83の時間比率を設定している。そして、素子5、6の損失が最適配分されるようにしている。それにより、冷却条件を一定とした場合に、さらに大きな加熱出力が得られる加熱制御が実現される。

なお、n=3 の場合について説明したが、これに限定されず、nを変えても同等の効果が得られる。

また、k = 1 としたが、これに拘ることはなくk = 2 またはk = 3 にすることもできる。

20 (実施の形態3)

図6は、実施の形態3における誘導加熱調理器の回路図である。 基本構成は実施の形態1と同じなので、異なる点を中心に説明する。 また、実施の形態1と同じ機能を示すものには同じ符号を付し、そ の説明は省略する。

25 実施の形態3において、実施の形態1と異なる点は、第1のスイッチング素子5の温度を検知する第1のスイッチング素子温度検知部(以下、検知部と呼ぶ)16が設けられたこと。そして、第2のスイッチング素子6の温度を検知する第2のスイッチング素子温度検知部(以下、検知部と呼ぶ)17が設けられたこと。さらに、素30子5を冷却する第1の冷却部(以下、冷却部と呼ぶ)18が設けら

## 請求の範囲

#### 1. (補正後)

5

15

20

25

30

平滑コンデンサの両端に接続される第1のスイッチング素子と第2のスイッチング素子との直列回路と、

前記第1のスイッチング素子に逆並列に接続された第 1のダイオードと、

前記第2のスイッチング素子に逆並列に接続された第 2のダイオードと、

加熱コイルと共振コンデンサとを有し、前記第1のス 10 イッチング素子または前記第2のスイッチング素子に並列に 接続された共振回路と、

を有するインバータと、

前記第1のスイッチング素子と前記第2のスイッチング素子を交互に駆動して、前記加熱コイルにより負荷を誘導加熱するときの加熱出力を制御する加熱出力制御部と、

を備え、

前記加熱出力制御部は、

前記第1のスイッチング素子と前記第2のスイッチング素子の駆動周波数を、前記共振回路の負荷加熱時の共振周波数に対し実質的に1/n倍(nは2以上の整数)とし、

前記第1のスイッチング素子の駆動時間と前記第2のスイッチング素子の駆動時間の比率である駆動デューティを、第1の駆動デューティと、前記第1の駆動デューティと異なる第2の駆動デューティとに繰り返し切り替えて、前記第1のスイッチング素子と前記第2のスイッチング素子との温度が使用可能温度以下となるように制御し、

前記第2の駆動デューティは、

前記第1の駆動デューティに対して、前記第1のスイッチング素子の駆動時間と前記第2のスイッチング素子の駆動時間の大小が逆であり、かつ、

補正された用紙(条約第34条)

前記第1の駆動デューティと前記第2の駆動デューティとを切り替えた前後で、実質的に同一の加熱コイル電流と加熱出力とが得られる前記駆動デューティである 誘導加熱調理器。

## 5 2. (補正後)

前記加熱出力制御部は、前記駆動デューティを、

実質的に (2 k-1) / 2 n (kは、1からnの任意の整数) から、

実質的に1-((2k-1)/2n)(kは、1からnの任意の整数)へ切り替えることにより、前記第1のスイッチング素子の駆動時間と前記第2のスイッチング素子の駆動時間の大小を逆とし、かつ実質的に同一の加熱出力となるように制御する

請求項1に記載の誘導加熱調理器。

3.

5

10

15

25

前記加熱出力制御部は、

前記スイッチング素子を駆動周波数制御することにより、前記加熱コイルの加熱出力を制御する 請求項1に記載の誘導加熱調理器。

4.

前記加熱出力制御部は、

前記インバータに入力される電圧を制御して、前記加熱コイルの加熱出力を制御する

請求項1に記載の誘導加熱調理器。

5. (補正後)

平滑コンデンサの両端に接続される第1のスイッチング素子と第2のスイッチング素子との直列回路と、

20 前記第1のスイッチング素子に逆並列に接続された第 1のダイオードと、

> 前記第2のスイッチング素子に逆並列に接続された第 2のダイオードと、

加熱コイルと共振コンデンサとを有し、前記第1のスイッチング素子または前記第2のスイッチング素子に並列に接続された共振回路と、

を有するインバータと、

前記第1のスイッチング素子と前記第2のスイッチング素子を交互に駆動して、前記加熱コイルにより負荷を誘導加熱するとき の加熱出力を制御する加熱出力制御部と、

## 補正された用紙(条約第34条)

#### 11/1

前記スイッチング素子の温度を検知するスイッチング素子温 度検知部と、

を備え、

前記加熱出力制御部は、

5 前記第1のスイ

前記第1のスイッチング素子と前記第2のスイッチング素子の駆動周波数を、前記共振回路の負荷加熱時の共振周波数に対し実質的に1/n倍(nは2以上の整数)とし、

前記第1のスイッチング素子の駆動時間と前記第2のスイッチング素子の駆動時間の比率である駆動デューティを、前記スイッチング素子温度検知部の検知出力に基づいて、前記第1のスイッチング素子の駆動時間と前記第2のスイッチング素子の駆動時間の大小が逆になるように切り替え、実質的に同一の加熱出力となるように前記駆動デューティを切り替えて制御する

15 誘導加熱調理器。

6. (補正後)

前記負荷は、

非磁性かつ低抵抗率の金属からなる請求項1または5に記載の誘導加熱調理器。

20

10